选手根据表　所示的集成电路真值表(其中　　、　　将由裁判抽取),使用使用　　以上版本软件设计集成电路，进行功能仿真。

一、设计要求如下:

元器件仅可选用:　　(　　)和　　(　　)(必要的信号源除外)。

电路尽可能精简，元器件尽可能少。

芯片引脚:　个输入端　、　、　;　个输出端　、　、　。

功能:按照表　所示的集成电路真值表，　、　、　输入不同的逻辑电平，　和　输出对应逻辑电平。输出　和　的某种运算结果,该运算为“与、或、与非、或非、同或、异或”之一。

仿真设置:　　为　，　为　，　为　，　为　，要求输出波形不少于两个完整周期且不超过　个完整周期。

二、现场评判要求:

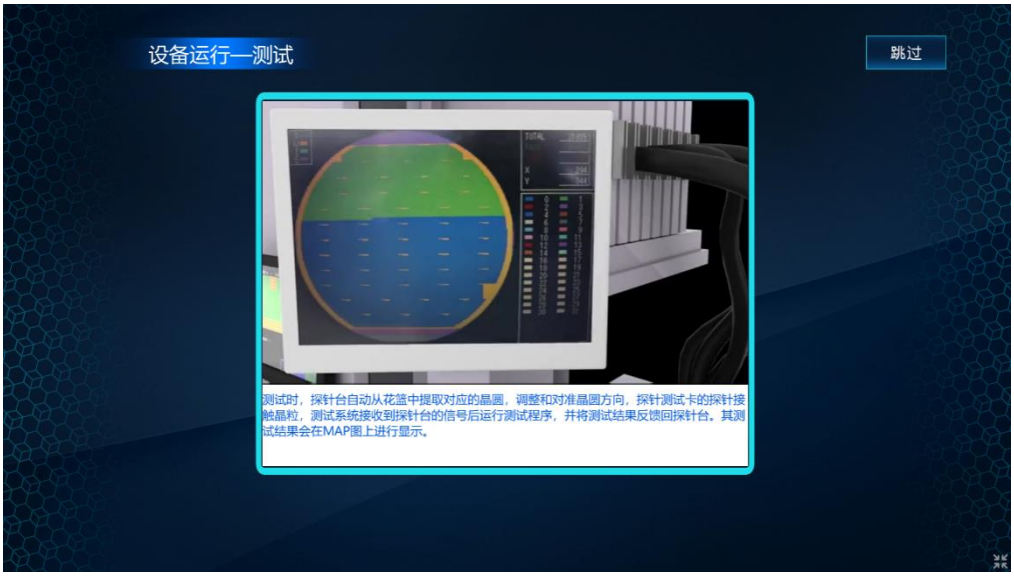
仅展示已完成的电路图并运行仿真，展示出包含全部输入输出状态的完整的时序图。

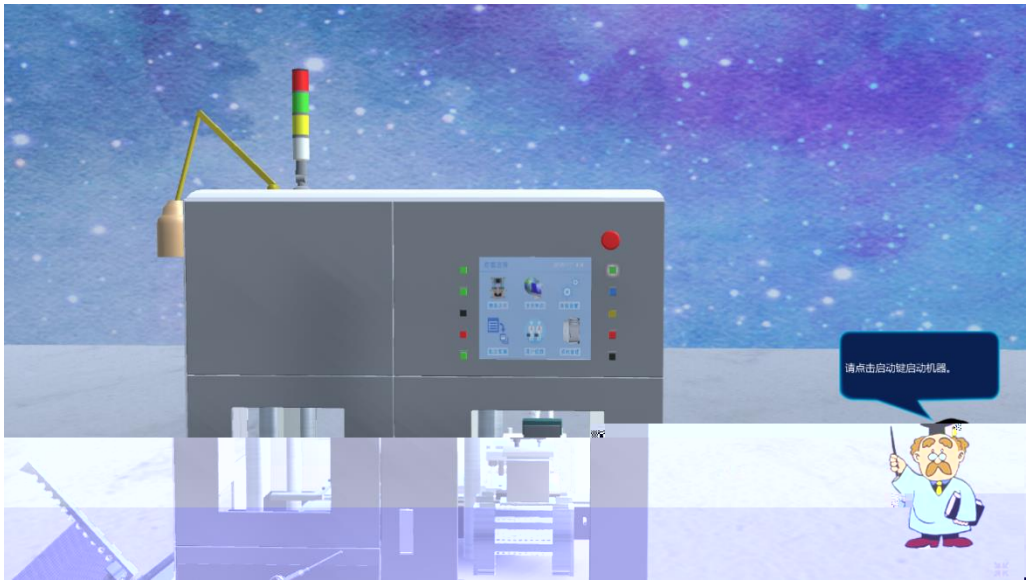
现场生成并展示元件清单，不能进行增加、删除、修改、连线等操作，出现此类情况者，判定为操作违规，本题计零分。

表　- 集成电路真值表

输入			输出	

虚拟仿真实验
故障模拟
故障一：设备报警
Batch Execution
Start Production
Stop Production
Pause
Resume
Abort
Reticle Port
Batch Report
Clear Buzzer
Lock Wafer Carrier Successful
F1 System
F2 Jobs
F3 Batch
F4 Remote
F5 Constante
F6 Maintenance
F7 Tools
F8 Alarms


设备运行—测试
跳过
测试时，探针台自动从花篮中提取对应的晶圆，调整和对准晶圆方向，探针测试卡的探针接触晶粒，测试系统接收到探针台的信号后运行测试程序，并将测试结果反馈回探针台。其测试结果会在MAP图上进行显示。


请点击启动键启动机器。